

日本国特許庁
公開実用新案公報

実用新案出願公開
昭53—47313

①Int. Cl.³ 識別記号 ②日本分類 庁内整理番号 ③公開 昭和53年(1978)4月21日
H 04 B 1/26 86(7) C 13 7230—53
H 03 B 21/02 96(7) C 3 7343—53
H 04 B 1/16 98(9) B 6 6549—52 審査請求 未請求

(全 3 頁)

④シンセサイザー受信機

株式会社内

⑤出 願 人 三洋電機株式会社

⑥実 願 昭51—125046

守口市京阪本通2丁目18番地

⑦出 願 昭51(1976)9月25日

同 鳥取三洋電機株式会社

⑧考 案 者 鷺見吉亮

鳥取市古方14番地

鳥取市古方14番地 鳥取三洋電

⑨実用新案登録請求の範囲

図面の簡単な説明

(1) 局部発振回路を位相同期ループ(PLL)で構成したシンセサイザー受信機において、PLLを構成する電圧制御発振器に印加される増引電圧の上限及び下限電圧に等しい電圧を設定する電圧設定手段と、該手段の設定電圧と前記増引電圧を比較する電圧比較手段よりなり、増引の上限及び下限を判定することを特徴とするシンセサイザー受信機。

第1図はシンセサイザー受信機の従来例を示す図、第2図は本考案のシンセサイザー受信機を示す図、第3図は本考案の他の実施例を示す図、第4図は増引波形を示す図である。

1……プログラマブル分周器、2……分周比設定用カウンタ、3……パルス発生器、7……電圧制御発振器、10、11……電圧比較回路。

第1図

